# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

04-321192

(43)Date of publication of application: 11.11.1992

(51)Int.Cl.

G06K 19/07

B42D 15/10

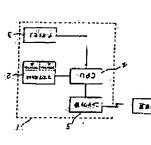
(71)Applicant: TOSHIBA CORP (21)Application number: 03-090173

22.04.1991 (22)Date of filing:

(72)Inventor: IIJIMA YASUO

## (54) PORTABLE ELECTRONIC EQUIPMENT

(57)Abstract:



CONSTITUTION: A mask ROM 2 storing plural sets the priority to the protocols stored in the device containing different types of protocols and also can start the communication of data types of communication protocols is provided together with a priority setting means which equipment which can perform the accurate PURPOSE: To obtain a portable electronic communication of data even to an external concurrently with a start-up mode.

ROM 2, a selection means which selects the communication means which performs the protocols based on the set priority, and a prescribed one of those communication

communication with use of the communication protocol selected by the selection

means.

LEGAL STATUS

[Date of request for examination]

Date of sending the examiner's decision of rejection] Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's

decision of rejection]

Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

裁(Y) 許公 华 噩 ধ (12) (18) 日本因各部所 (JP)

(11)特許出觀公開希号

特開平4-321192

(43)公開日 平成4年(1992)11月11日

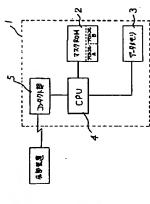
(51) Int.Cl.		14.50	<b>小口物凹等</b>	ŭ.		技術表示館
G06K	19/07					
B42D	15/10	621	9111-2C			
			8623-51.	G06K 19/00	00/61	z

### 客査請求 未請求 請求項の数1(全 7 頁)

000003078 株式会社東芝	神奈川県川崎市幸区堀川町72番地 低馬・康雄	伊朱川県川畔市学区部町10番町 株式銀行東芝都町工場内 東芝都町工場内 毎間十一町活一番化	1	
(71)出版人 000003078 株式会社》	(72) 発明者	年条に発 東芝都町 (747年) 本国十		
(20)出现条号。	(22)加爾日本			

### 被带回信仰子按钮 (54) [発売の名集]

(目的) 異なった程類の通信プロトコルを有した外部 **仏間に対しても正確にデータの適怕が行うことのできる** うえ、起動と同時にデータ函質を開始することのできる **携帯可能電子装置を提供することを目的とする。**  【構成】 本発明の携帯可能電子装置は、複数種の通信 プロトコルを配位してなる配位手段と、この配位手段に 配価されている複数種の通信プロトコルに対して優先面 位を設定する優先顧位設定手段と、この優先顧位設定手 段によって設定された優先頃位に基づいて前記複数額の る證択手段と、この選択手段によって選択された通信プ 通信プロトコルの中から所定の通信プロトコルを選択す ロトコルを用いて函信を行う適信手段とを有してなる。



5 通信手段とを有してなることを特徴とする携帯可能電 F段と、この優先関位設定手段によって設定された優先 型位に基プいて抵抗複数値の過程プロトログの中から所 **きの通信プロトコルを選択する選択手段と、この選択手 教によって選択された通信プロトコルを用いて通信を行** 「酵水項1】 複数類の通信プロトコルを記憶してなる **記憶手段と、この配位手段に記憶されている複数種の通 はプロトコルに対して優先期位を設定する優先間位設定** 

(発明の評価な説明)

[発明の目的] 0001 (産業上の利用分野) 本発明は、データを通信するため の通信プロトコルを有した例えばICカードのような携 第可能電子装置に関する。

[0002]

を格納しているROM、各種のデータを格納するための ードが存在する。この1Cカードには、制御プログラム データメモリ、上配ROM中の制御プログラムの内容に 基づいて各種飼御を行うCPU、外部装置と電気的に接 独しデータ等のやり取りを行うためのコンタクト等が設 **【従来の技術】従来、携帯可能な記憶媒体として!Cカ** けられており、前記ROM中には、外部装置とのデータ 通信を行うための通信プロトコルが敷けられている。

**更用頻度の高い通信プロトコルを使用する場合でも、必** [0003] ところで、近年ではこの1 Cカードは多種 6様な使用方法が控案され、そのために従々な場所で様 しており、使用する遺伝プロトコルを適宜切り替えるこ とによって、通信プロトコルの衝類の異なる外部装置に 対しても、正確に通信を行うことのできるような I Cカ **一ドが考えられている。このようなICカードと外部装 置とからなるシステムの場合、システム起動の際に、数** システムにおけるデータ通信の際に使用する通信プロト ず通信プロトコル指定の手順を軽なければならず、シス アム組動と同時にデータ過信を開始することができない 々な外部装置とデータのやり取りをする必要性が生じて きた。このため、あらかじめ複数の通信プロトコルを有 コルを必ず選択・指定しなければならない。そのため、 という問題点があった。

0004

の複数プロトコルに対応可能な携帯可能電子装置は、デ **一夕通信を行うに先立って必ず通信に使用する通信プロ** トコルを指定しなければならず、超動と回時にデータ通 宿を開始することができないという問題点があった。そ [発明が解決しようとする禁題] 上述したように、従来 こで本発明は、複数プロトコルに対応可能なうえ、起動 と同時にデータ通信を開始することのできる携帯可能観 **子装置を提供することを目的とする。** 

**梅爾平4-321192** 

3

、物質能がの範囲。

ルを記憶してなる記憶手段と、この記憶手段に記憶され する優先順位赦定手段と、この優先順位散定手段によっ て設定された優先頃位に基づいて前配複数種の通信プロ トコルの中から所定の通信プロトコルを超択する選択手 段と、この選択年段によって選択された選信プロトコル を用いて通信を行う通信手段とを有してなることを特徴 [課題を解決するための手段] 上記目的を達成するため に本発明の携帯可能電子装置は、複数箱の通信プロトコ ている複数種の通信プロトコルに対して優先更位を設定 2

[0000]

自動的に選択される。そのため、優先順位が最上位の適 (作用)携帯可能電子装置の配像手段に記憶されている き、起動の際には優先類位が最上位の通信プロトコルが 複数の過信プロトコルに対して優先順位を設定してお **信プロトコルを使用する場合においては、起動と同時に** データ通信を開始することができる。

【実施例】以下、本発明を10カードに適用した一実施 例について、図面を参照して詳細に説明する。 [0007] 8

ライタ祭の外部技術と負責的に接触しデータ祭のやり取 Cカード1において外部装置と通信を行う場合、前配マ スクROM2内にある前配プロトコルAまたはBのプロ グラムにより、CPU4が何靭を行う。また、前配CP 訶御プログラムを格納しているマスクROM2、各種の データを格納するための、例えばE.F.P.R.OM勢からな るデータメモリ3、上記マスクROM2中の転卸プログ ラムの内容に基づいて各種類類を行うCPU4、リーダ りを行うためのコンタクト部5等が敷けられている。ま [0008] まず図1を参照して、本実施例の1Cカー た、 粒配マスクROM 2 中には、 遊飲を行うための 2 色 質のプロトコルA、Bが設けられている。本実施例の1 ド1の内部構成について説明する。1Cカード1には、

0のデータを競み出し、このデータの上ニブルが0. か **必かを牡節する (ステップ1)。 ここで、アドレス\$0** Cカード1 はプロトコルAもしくはプロトコルBのどち らか一方の通信プロトコルのみをサポートしているもの である (以下、ケース1と称する) と判断し、後述する ステップ2から始まる処理を行う。また、ステップ1に [0009] 次に本実施例の1Cカード1を用いて外部 故圏(リーダライタ)との間でデータ通信を行う場合の 動作について図2万型図6を参照して説明する。まず最 初にCPU4は、データメモリ3内のアドレス多000 おいて、データメモリ3内のアドレス\$0000のデー タの上ニブルが0e 以外であれば、CPU4は、この1 Cカード1は、プロトコルA、Bの2価額の通信プロト 000の上ニブルが0g であれば、CPU4は、このI コルをサポートしており、外俗牧庫により適宜いずれか U4中には図示しないRAMが有されている。 \$

É

B

[発明の構成]

3

が指定できるものである (以下、ケース2と称する) と 判断し、後述するステップ14から始まる処理を行う。

このリセット信号を解除すると、ICカード1のCPU 4から外部装置に対して"Anserio Reset"と称される初 [0010] まずはじめに、1 Cカード1がプロトコル AもしくはBのどちらか一方をサポートしている場合 (ケーメ1)の処理について、図3を参照して配明す ここで、1Cカード1は、外部装置から電源、クロ ック信号を供給することにより、CPU4が動作を行う ものである。まず、データの通信を行うに先立ち、外部 1 Cカード 1 がサポートする通信プロトコルの種別を規 **吏するためのデータが含まれており、外部装置はこれを 受けて1Cカード1との通信プロトコルを確認するもの** 被償からCP114に対してリセット信号が過程される。 類データが出力される。この、"Anser to Reset"には、

テップ2においてアドレス\$0000のデータの下ニブ プロトコルBである」旨を示す"Auser to Reset"を出力 も、何らかのコマンド入力がなされる (ステップ8) ま のデータを読み出し、アドレス\$00000上ニブルが データの下ニブルが0。 か否かを判断する (ステップ 2) . このとき、アドレス\$00000データの下ニブ はプロトコルAである」日を示す"Anser to Reset"を出 カレ (ステップ3)、プロトコルAにて外部装置からの かのコマンド入力がなされる (ステップ5) まで、プロ トコルAにてコマンドわち状態を続ける。また、前配ス ルが0. 以外であれば、CPU4は「治院プロトコルは し (ステップ6)、プロトコルBにて外部からのコマン する色に、 造配データメモリ3内のアドレス多0000 0. であることを侮辱した後(哲配ステップ1)、哲配 ルが0m となっていれば、CPU4は「通信プロトコル コマンド待ち状態に移る (ステップ4)。 そして、何ら ド符ち状態に移る(ステップ?)。 この協合において 【0011】さて、このときICカード1内のCPU4 は、前述した"Anser to Reset"を外部装置に対して送出 で、プロトコルBにてコマンド待ち状態を続ける。

ると、まずCPU4はこのコマンドがデータ通信終了コ 通信終了コマンドでなかった場合、このコマンドに対応 いて、アドレス\$0000の下ニブルが01以外であれ は、処理結果をプロトコルBにて外部装置に出力した後 【0012】減いて、外部装置からコマンドを受け付け マンドであるか否かを確認する (ステップ9)。 データ する処理を行った後 (ステップ10)、データメモリ3 内のアドレスS0000の値を再度参照し、データの下 ニブルが0』 か否かを確認する (ステップ11). そし て、アドレス多00000の下ニブルが0。となっていれ は、処理結果をプロトコルAにて外部装置に出力した後 (ステップ12)、 前述したステップ3のプロトコルA でのコマンド待ち状態に戻る。また、ステップ11にお

でのコマンド待ち状態に戻る。 前記ステップ 9 におい て、安倍したコマンドがデータ通信株プコマンドであっ た場合、CPU4はデータ通信処理を終了する。

**気信すると、CPU4はまず、餃データが通信プロトコ** 出し、アドレス\$00000データの上ニブルが0。以 第1のプロトコル (以下、第1プロトコルと称する) ブ ロトコルと称する)とするという内容の"Anser to Rese 1"を外部装備に対して出力し (ステップ15)、CPU 4内のRAMの物定アドレスに00mを締制する (ステ ップ16)。 そして、プロトコルAにて外部装置からの コマンド待ち状態に移る (ステップ17)。さて、プロ トコルAにてコマンド待ち状態の時に何等かのデータを ルを選択するためのPTS (Protocol Type Selection 号を供給することにより、CPU4が動作を行う。そし て、前述したリセット信号が解除された後に、CPU4 はデータメモリ3のアドレス\$0000のデータを読み 外のものであることを確認した後(ステップ1)、前記 4)。このとき、アドレス\$0000のデータの下ニブ ルが0g であれば、CPU4はプロトコルAを優先順位 ロトコルBを優先題位第2のプロトコル(以下、第2プ 用データであるかどうかを確認する (ステップ1 [0013] 次に、1 Cカード1が2種類の通信プロト コルをサポートしており、外部牧庫によりそのいずれか **が指定できる場合(ケース2)のICカード1のデータ 通信処理について図4を参照して説明する。まず、前述** したようにICカード1は、外部から電源、クロック信 **データの下ニブルが 0。か否かを確認する(ステップ 1** 

9)、そうであれば、CPU4内のRAMの特定アドレ スに01 を格納した後 (ステップ22)、後述するス テップ23におけるプロトコルBによるコマンドやち状 であった場合、彼いてこのPTS用データがプロトコル 【0014】ここで、受信したデータがPTS用データ B 指定用のデータであるかどうかを確認し (ステップ) 観に移る。

のPTSデータでない場合は、絞いて受信したデータが したデータがコマンドでなければプロトコルAによるコ コマンドであるか否かを判定し (ステップ20)、 契信 [0015] 前述したステップ18において、受信した ゲータがPTS用データでない、 もしくは前途したステ ップ19においてPTS用データがプロトコルB指定用 マンド待ち状態に戻る (ステップ17)。

[0016] 前記ステップ14において、アドレス\$0 0000データの下ニブルが0。以外であれば、CPU 2プロトコルとするという内容の"Anser to Reaet"を外 RAMの特定アドレスに01gを格納する (ステップ2 2)。そして、プロトコルBにて外部装置からのコマン ド枠ち状態に移る (ステップ23)。 さて、プロトコル 4はプロトコルBを第1プロトコル、プロトコルAを第 部披層に対して出力し(ステップ21)、CPU4内の

ップ24において、受信したデータがPTS用データで 定し (ステップ26) 、受信したデータがコマンドでな (ステップ16)、前述したステップ17におけるプロ ない、もしくは前述したステップ25においてPTS用 は、鋭いて受信したデータがコマンドであるか否かを判 トコルAによるコマンド符ち状態に移る。前近したステ データがプロトコルA指定用のPTSデータでない場合 るかどうかを確認する (ステップ24)。 ここで、受信 したデータがPTS用データであった場合、概いてこの PTS用データがプロトコルA指定用のデータであるか U4 内のRAMの特定アドレスに00m 各格割した後 ナればプロトコルBにてコマンド待ち状態に戻る(ステ Bにてコマンド待ち状態の時に何等かのデータを受信す ると、CPU4はまず、鼓データがPTS用データであ どうかを確認し (ステップ25) 、そうであれば、CP

0.04 でなければプロトコルBにて前記コマンドの処理 いてもCPU4はまず鉄コマンドがデータ通信終了コマ て、受信したコマンドがデータ過信終了コマンドでなか 8)、内蔵するRAMの特定アドレスの内容を確認する **前果を出力し (ステップ31)、 先のステップ23のプ** 27において、受信したコマンドがデーケ通信終了コマ ンドであるとCPU4が判断した場合、データ面信処理 ンドであるとCPU4が対形すると、いずれの場合にお ンドであるか否かを確認する (ステップ27)。そし った場合、欧コマンドの処理を行った後 (ステップ2 (ステップ29)。そして、RAMの特定アドレスの内 容が00m であればプロトコルAにて前記コマンドの処 理結果を出力し (ステップ30)、 先のステップ17の プロトコルAでのコマンド符ち状盤に戻る。また、ステ ップ29において、前配RAMの位定アドレスの内容が ロトコルBでのコマンド待ち状態に戻る。 前配ステップ [0017] ところで、前述したステップ20及びステ ップ26において、外部装置から受信したデータがコマ

マンドは初期データの変更を意味する機能コードと、変 カード1のCPU4は、データメモリ3のアドレス\$0 000のデータ内容を包括データとして参照し、このデ **一夕に基づいて、データ通信にどのプロトコロルを使用** するかを決定する。そこで、通信プロトコルを変更した い場合等には、前配初期データを書き換える必要があ 初類データの審検を行う場合、まず外部装置からICカ ーマットの初期データ変更コマンドが送られる。このコ このコマンドを受け取ると、データメモリ3のアドレス \$0000に変更データを書き込んだ後(ステップ [0018] 前近したように、本実施例の1Cカード1 を用いて外部装置との間でデータ通信を行う場合、1 C ード1のCPU4に対して、図6に見られるようなフォ る。この場合の処理について図5を参照して説明する。 **更するデータとからなる。1Cカード1のCPU4は、** 

る (ステップ2)。そして、書き込みが正常に行われて 作成されたレスポンスは、前述した処理結果出力処理 このコマンドを用いれば、前近したケース1の場合にお 1) 、 魯書込みが正常に行われたかどうかをチェックす いれば正常終了を意味するレスポンスを作成し(ステッ **プ3)、書き込みが正常に行われていなければ既常終了** を示すレスポンスを作成する (ステップ4)。 こうして 3、ケース2におけるステップ30もしくはステップ3 (ケース1におけるステップ12もしくはステップ1 1) によって外部装置に対して出力される。たとえば、

トコルを切り替えることができるので、異なった栩如の [0019]以上説明したように、本実施例の1Cカー ド1は、ゲータ通信を行う外部装置に合わせて通信プロ 通信プロトコルを有した外部装置に対しても正確にデー タの通信が行うことができる。これによって、ICカー ドの汎用性が高められ、ICカードを利用したシステム トコルを外部数置から変更することができる。 の構築が気軟に行うことができる。

いても、ICカード1においてサポートされる通信プロ

【0020】また、通信プロトコルの切り替えが外部装 が通信された場合においても、それぞれと対応する通信 置により可能であるため、例えば異なる過度プロトコル を有する複数の増末と接続し、これらから交互にデータ プロトコルに適宜切り替えることによって正確なデータ 通信が可能である。 8

することもできる。これによって、例えば、使用頻度の 最も高い通信プロトコルを優先順位最上位に設定してお [0021] またこのように、複数の適信プロトコルを サポートできるようにした場合、これら複数の過程プロ トコルにあらかじめ優先間位をつけておき、超動と同時 に優先順位最上位の通信プロトコルが選択されるように けば、起動と同時に使用頻度の最も高い適倍プロトコル でデータ強信を行えるようにすることができる。

とができ、早一の通信プロトコルしかサボートできない って、例えば、一つの匈末に対してしか使用しないよう みサポートするようにしておけばよい。さらにまた、上 なICカードに対しては製造来専用の通信プロトコルの 配したような各種設定はデータメモリ 3内のアドレス\$ 0000の内容を審者後えるだけで行えるので、きわめ [0022] また本英施例の[Cカードは、複数のプロ トコルをサポートできるようにするか、単一の道信プロ トコルしかサポートできないようにするかを観定するこ ようにした場合でも、嵌ICカードがサポートできる温 信プロトコルの種類を変更することができる。これによ

コルは2種類に限定されるものではなく、3種類以上の [0023] なお、1 Cカードが有している通信プロト 通信プロトコルを有していてこれらを確宜切り替えて使 用するものであっても良い。

8

8

(ステップ13)、 前述したステップ6のプロトコルB

(2)

【図4】 本実施例の1 Cカードでデータ通信を行う場合 の処理の流れを配明するためのフローチャート (3) で コルに対して優先順位を設定しておき、起動の際には優 子装骸は、配位手段に配位されている複数の通信プロト [発明の効果] 以上説明したように本発明の携帯可能電 先期位が最上位の通信プロトコルを自動的に選択でき

【図6】初期データ変更コマンドのフォーマットを説明 【図5】 本実施例の1Cカードにおいて初期データの警 換えを行う場合の処理の流れを説明するためのフローチ ナートである。

するための図である。

【図1】 本実施例の1 Cカードの内部制成を示すプロッ

る。そのため、優先順位が最上位の通信プロトコルを使 用してデータ通信を行う場合には、起動と同時にデータ

通信が開始することができる。 (図面の簡単な説明) 【科学の説明】 2

1…多機能1 Cカード 2... 7.7 ROM

> の処理の流れを説明するためのフローチャート (1) で 【図3】本実施例の1Cカードでデータ通信を行う場合 の処理の成れを説明するためのフローチャート(2)で

【図2】本文施例のICカードでデータ通信を行う場合

ク図である。

3…データメモリ 4...CPU

5…コンタクト部

[図6]

**(⊠2**)

END

サーニ 水学

35474都

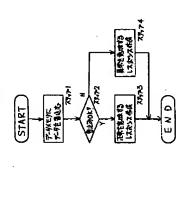
外部無過

(882)

P-912)

TOP TO ZX7ROM

S

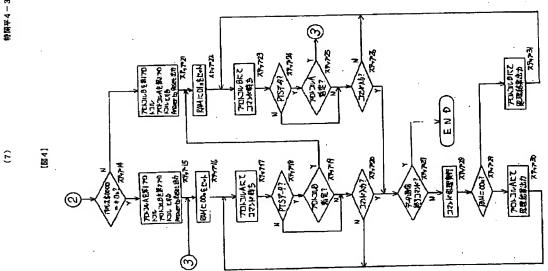


[83]

9

100

633



8